



TEKST: DAYINTA PERRIER

Sneller en energiezuiniger rekenen

Breincomputer

Computers kunnen steeds beter patronen herkennen. Toch werkt het menselijk brein vaak nog sneller, efficiënter en zuiniger. Door net als in het brein data te verwerken én op te staan op dezelfde plek, kunnen chips tot duizend keer minder energie gaan gebruiken, denken wetenschappers.

De computer is ooit bedacht als een grote rekenmachine om de mens te ontlasten. Sinds de opkomst van kunstmatige intelligentie (AI) is de rol van chips voor uitgebreid. Dankzij AI kan een smartphone sprakherkennen en 'ziet' de software dat er bijvoorbeeld een hand staat op die leuke foto die je net nam.

Om goed te functioneren, moet een AI-algoritme eerst worden getraind. Voor het dat schattige hondje herkent op de foto, heeft het tientuenden foto's doorgewerkt om te leren hoe zo'n dier eruit ziet. Dat kost veel tijd, maar belangrijker nog: dat kost een hoop energie – bijna evenveel als een huishouden in twee weken verbruikt.

Ook als de training voorbij is, kost de beeldherkenningsveel stroom. Dat komt doordat in de huidige computers de processoren en het geheugen fysiek van elkaar

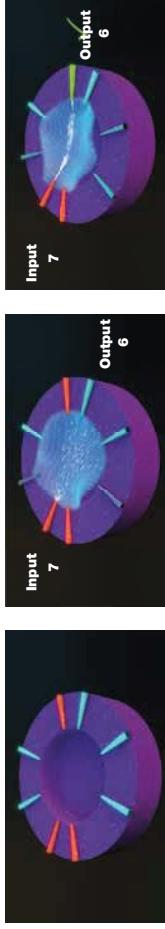
zijn gescheiden. Voortdurend moet informatie heen en weer: een vertragend en energie-inefficient proces.

Neuronennetwerk

Tederen die online weleens een captcha heeft ingevuld, heeft de grenzen van conventionele computers aan den lijve ondervonden, zegt hoogleraar Ians Hilgenkamp, één van de directeuren van het Center for Brain-Inspired Nano Systems (BRAINS) van de Universiteit Twente (UT). Zo'n captcha wordt ingezet om ongewenste bots te weren en bestaat uit letters of cijfers die zo zijn vervormd dat de computer ze niet meer kan herkennen.

Voor het menselijk brein is dat daarentegen een fluitje van een cent: dankzij een communicerend netwerk van zenuwcellen (neuronen) in ons brein. Elke neuron mond uit in meerdere (axon)uiteinden en geeft via ▲

Handgeschreven cijfers herkennen



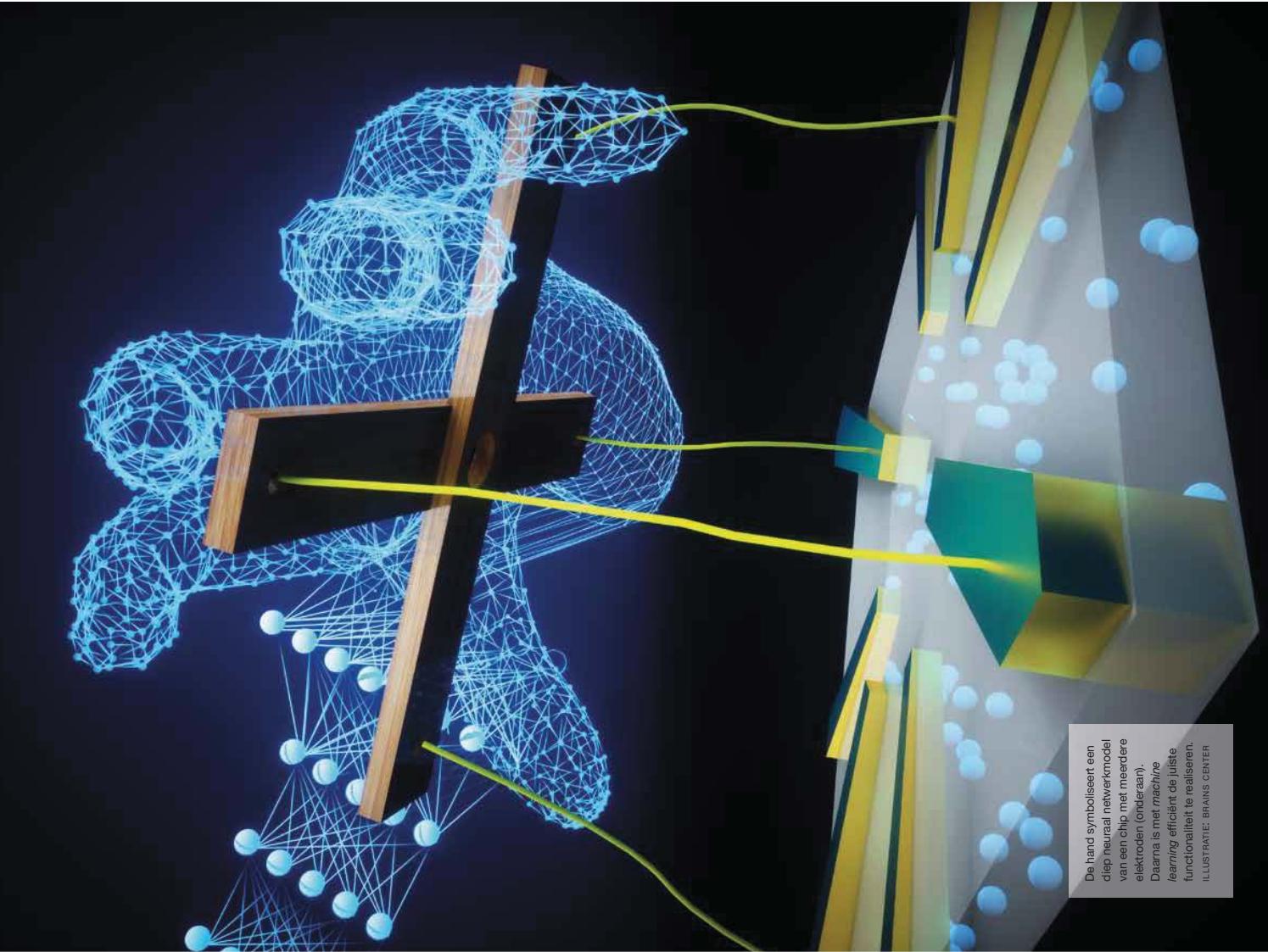
De twee rode elektroden links zijn inputs, de rode elektrode rechts is output. Op de overige (blauwe) elektroden kunnen controlespanningen worden gezet.

Op de inputs worden spanningen gezet die overeenkomen met eigenschappen van een handgeschreven cijfer ('7' in het voorbeeld).

De controlespanningen worden opdat de leesproces aangepast blijft. De juiste outputsignaal, overeenkomend met het antwoord '7'.

ILLUSTRATIE: BRAINS CENTER/NYMUS3D

APRIL 2021 • DE INGENIEUR 13



De hand symboliseert een deep neural netwerkmodel van een chip met meerdere elektroden (onderaan). Daarna is met machine learning efficiënt de juiste functionaliteit te realiseren. ILLUSTRATE: BRAINS CENTER/NYMUS3D

Materiaal voor neurochips

Het maken van kunstmatige neurale netwerken voor chips kan op verschillende manieren. Maar wat al deze systemen gemeen hebben, is dat ze bestaan uit een laagje, een 'neuraal netwerk' en een uitvoerlaag. In dat kunstmatige netwerk zitten vele knooppunten, de kunstmatige neuronen, die via instabiele (leerbare) verbindingen met elkaar zijn verbonden. Hierdoor kunnen de chips vergelijkbaar met het brein leren en parallel processen draaien. Daarnaast moeten de materialen een energiezuizing, snel en klein zijn en goed op grote schaal te produceren. De Twentse

hoogleraar Wilfried van der Wiel en onderzoeksleider Alexander Khajetorians van de Radboud Universiteit werken daarom aan de allerkleinsten systemen opgebouwd uit atomen, die de data doorgeven. Ook werken Twentse onderzoekers aan grotere moleculaire systemen die sterke verbindingen kunnen leggen naarmate de moleculen op de chip worden 'gestraind'. Zo leert de chip.

Koolstofnanobuizen

Onderzoekers in Eindhoven en Groningen werken aan meer experimentele materialen. Yoeri van de Bilt (TU/e) werkt aan chips van geleidende polyme-

ren, Beatriz Noheda (RUG) aan nanostructuren en ferro-elektrische materialen en Maria Loi (RUG) aan neuromorfische transistors van koolstofnanobuizen. Al deze materialen gedragen zich zoals de neurale netwerken in het brein. Door de chips te trainen leren ze taken uit te voeren zoals schrift- en spraakherkenning, waarbij ze minder energie verbruiken dan de traditionele computertechnologie. Voorlopig zitten deze chips nog in de experimentele fase en zullen ze eerst worden ingezet voor kleine elektronica. Het bouwen van een complete breincomputer zal nog zeker jaren duren.



Ontwerp van een energiezuizende chip.
FOTO: IBM RESEARCH

Functionaliteit van siliconchips uitbreiden

De *neuromorphic devices and systems*-groep van het technologiebedrijf IBM in Zürich zoekt naar manieren om de bestaande siliconetechnologie uit te breiden door nieuwe materialen op het silicium aan te brengen. Daarbij gaan ze uit van apparatuur, materialen en processen die nu worden gebruikt in de industrie.

De Twentse masterstudent technische natuurkunde Fieke ten Kate doet daar momenteel een half jaar onderzoek. Ze brengt haar latdegoen in meestal door in de cleanroom, op de werkbank – de verbindingsstukjes tussen neuronen – die informatie door aan andere neuronen. Hier zijn de verbindingen niet elkaar verwassen, want een hoog energie snelheid en het proces versleutelt. 'Een krachtige chip die net zoals het brein data op dezelfde plek kan verwerken en opslaan, open een nieuwe wereld aan mogelijkheden,' zegt Hogenkamp. 'Een chip die volgens deze principes van het brein werkt, zou voor bepaalde processen duizend keer minder energie verbruiken dan de huidige chips.'

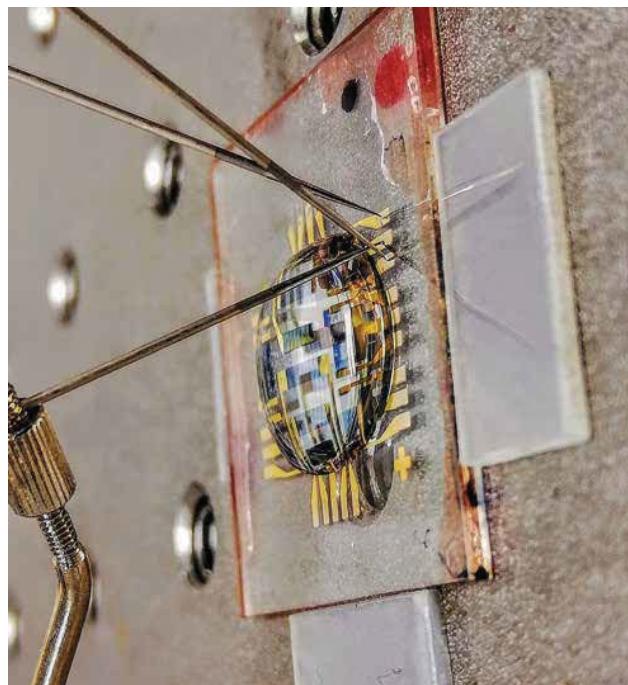
Herrichtbare chip

Wereldwijd werken wetenschappers aan universiteiten en in bedrijven aan dergelijke neuromorfische chips, o wel chips die zijn geïnspireerd op de werking van het brein. Het gaat daarbij niet om nieuwe software om de traditionele computer steeds complexere handelingen te laten uitvoeren, maar om materialen en ontwerpen die functioneren zoals het brein. De focus ligt daarbij op het mogelijk maken van meerdere processen tegelijk en op het combineren van het geheugen en de verwerking van informatie.

De Amerikaanse chipfabrikant Intel maakt kunstmatige neuronechips van silicium. Deze zogenoemde Loihi-chips bevatten rond de 130.000 neuronen en zijn al in staat chemische stoffen te 'ruiken' in geurmonsters. Door 768 chips aan elkaar te schakelen bouwt Intel een groot neurale netwerk dat werkt als een snellere en energiezuizendere computer voor bepaalde AI-processen. Aangezien de complete chipindustrie is gebouwd op silicium zijn deze chips geschikt voor grootschalige productie. Hertrainbaar zijn ze echter niet. 'De neurale netwerken staan gegraveerd in silicium en zijn daarmop niet plastisch zoals in het brein,' zegt Yoeri van de Bilt, hoofddocent aan de Technische Universiteit Eindhoven (TU/e). Ook zijn onderzoeksgrond werkt aan neuromorfische chips. 'Door dat het brein plastic is, kunnen er constant nieuwe netwerken worden aangelegd of bestaande netwerken versterkt; op die manier leer je,' zegt Van de Bilt. Chips gemaakt van materialen die dit ook kunnen, zijn in staat ook weer nieuwe taken te leren.'

Lokaal leren

Samen met onderzoekers in Groningen, Twente en Nijmegen werkt Van de Bilt aan alternatieve mate-



Een 'chip' met organische en kunstmatige synapsen met elektrolyt (water met zuurionen)
FOTO: EVELINE VAN DOREMELLE



Masterstudent Fieke ten Kate werkt in de cleanrooms van IBM in Zürich aan nieuwe materialen die zijn aan te brengen op siliconchips.
FOTO: IBM

Trillen voor stroom

Chips die zelfstandig data kunnen opslaan en verwerken zijn handig voor kleine elektronica of mobiele apparatuur. Chips hebben echter ook stroom nodig. Batterijen zijn daarvoor lang niet altijd de handigste optie. Denk bijvoorbeeld aan een prothese in het lichaam: het vervangen van een lege batterij is dan lastig. Daarnaast hebben de meeste chips die data verwerken meer energie nodig dan een standaardbatterij kan bieden.

Beatriz Noheda, hoogleraar aan de RUG, werkt daarom aan piezomaterialen die de chips van voldoende energie moeten voorzien. Dit zijn materialen die trillingen omzetten in elektriciteit. 'Als dit lukt kunnen de chips zelfstandig werken, zon-

der batterijen', zegt Noheda. Om te zien of de piezomaterialen genoeg energie opleveren voor de chips hebben de onderzoekers een teststelling opgezet bij het stationsplein van het Groninger Zuidhorn, met tegels die trillingen van voetgangers omzetten in elektrische stroom. Deze stroom wordt gebruikt voor chips die op de locatie moeten berekenen hoeveel passagiers langslopen en op welke tijdstippen.

'Het is de bedoeling dat de passagiers zelf genoeg energie opwekken om de data te verwerken', zegt Noheda. 'Zo kunnen we direct zien of de piezomaterialen genoeg energie leveren en of de chips energie zuuring genoeg zien.'

materialen voor de chips (zie kader Materialen voor neuro-chips). Hij maakt het neurale netwerk van geleidende polymeren. Deze materialen zijn geschikt om lerend vermogen van het been na te bootstrapen met weinig stroom. Ze bevatten vele knooppunten en worden geplaatst tussen een laag voor input en een laag voor output. Van de Burg maakte alleen een chip met drie kunstmatige synapsen met een vloeiotoesnoot. Aan de hand van het chilopleuhalle van het zweert kan die vaststellen of een patiënt al dan niet ziek is.

De geleidende polymeren worden niet door elektrische stroom aangesurd, maar door ionen. Daarmee lijken ze op neuronen. Deze chips kunnen direct door het lichaam worden aangestuurd', zegt Van de Burg. 'Dat maakt ze geschikt voor bijvoorbeeld amputaties. Ze kunnen ook leren van het lichaam.'

Wilfried van der Wiel, hoogleraar nano-elektronica aan de UT, en mededirecteur van het onderzoekscentrum BRAINS, ziet daaronder namen toe passingen voor neuromorfische chips in zelfrijdende auto's. 'Zon auto moet per seconde tientallen kunnen analyseren. Er is simpelweg te weinig tijd om informatie voor verwerking door te sturen naar een *cloud*'. Maar denk ook aan toepassing in spraak- en patroonherkenning van de telefoon. Daarvoor zijn krachtige en zuinige chips noodzakelijk.'

Daarnaast maakt het heen en weer slepen van data chips gefodood voor hacks. 'Om data van kleine elektronica te verwerken, komen alle persoonlijke gegevens online in een *cloud*', zegt Van de Burg. 'Als alles lokaal gebeurt op het apparaat zelf, dan hoeft deze niet langer aangesloten te zijn op internet'. Dat is een stuk veiliger.

Atomair berglandschap

Om deze powerchips te maken wetken de onderzoekers van BRAINS aan chips op basis van atomaire netwerken. De atomen van het element boron worden luktrakk geïmplanterd in silicium. Het ligt aan de rangschikking van de atomen hoe de netwerken eruitzien', zegt Van der Wiel. 'Afhankelijk van de instelling elektrische velden beweegt de elektrische stroom zich door dit netwerk als een rivier door een berglandschap, de weg van de minste weerstand volgend.'

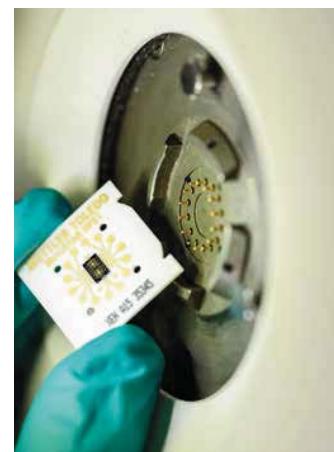
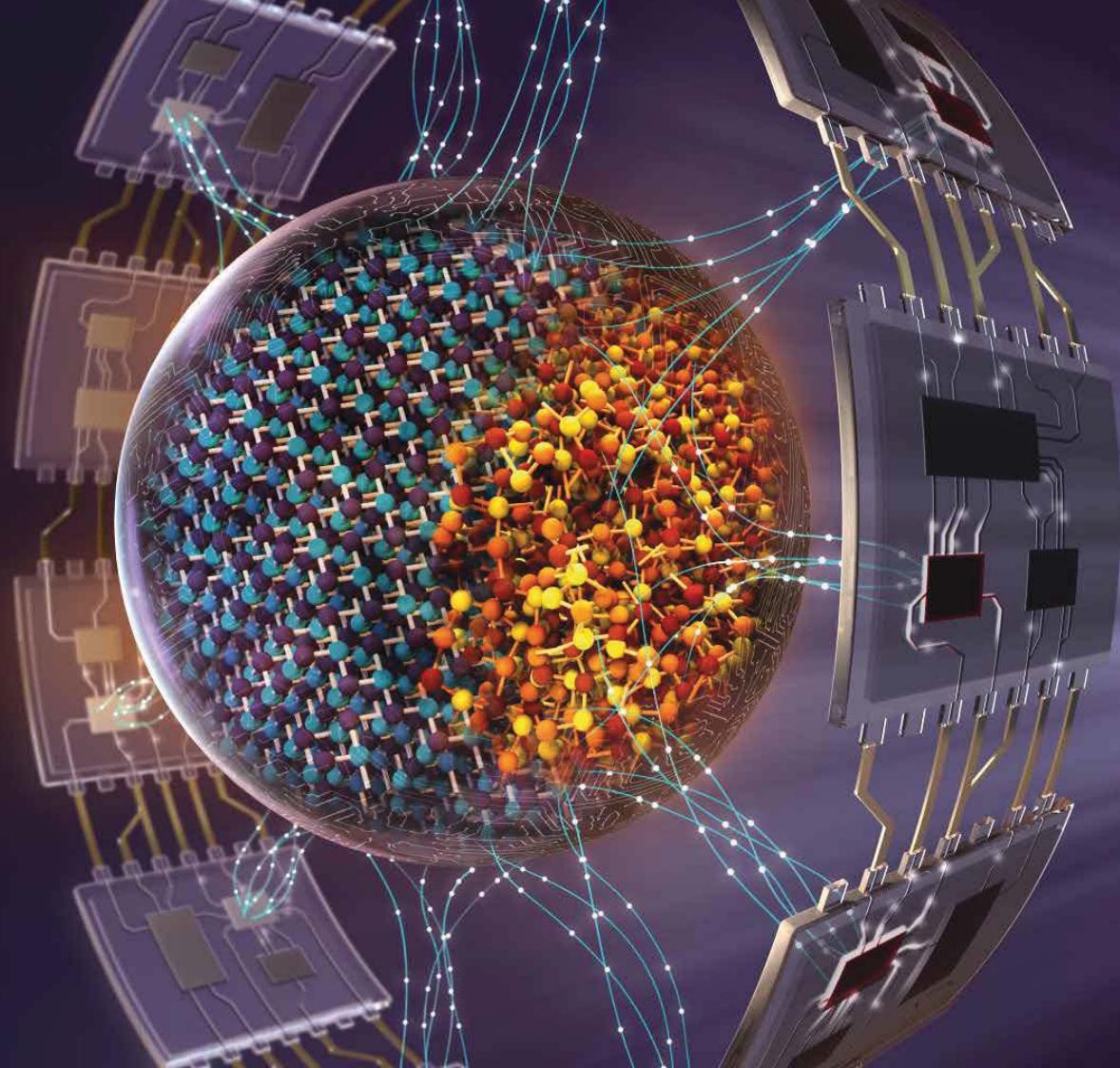
Omdat de booratomen willekeurig geordend liggen, werkt iedere chip net iets anders. Voor de productie is dit moeilijker en volgens Van der Wiel maakt het voor de werking niet uit. 'Net als ieders brein zie iedere chip er net anders uit, maar ze kunnen dankzij hun eigen schappen toch hetzelfde leren. De chips zijn af te stellen door het berglandschap, en zo de route van de rivier te veranderen tot de chips goed werken.' Het afstellen van iedere chip vereist misschien een extra handeling. Daar staat tegenover dat dit één van de kleinste neuromorfische systemen is. Nadat deze chips tindurenden beelden van handgeschreven cijfers hebben gezien, kunnen ze de cijfers al herkennen. Wordt de spanning van de chips afgehaald, dan gaat die kennis echter nog verloren. Het realiseren van intern geheugen is de volgende stap.

Op de rand van chaos

De chips waarvan de meeste onderzoekers in Neder-

In-memory computing is het nieuwe concept waarbij geheugen en verwerking op de een of andere manier naast elkaar bestaan, net als in het brein.

ILLUSTRATIE: IBM RESEARCH



Bij CogniGron in Groningen werken ze aan nieuwe materialen voor neuromorfische chips.
Foto: SYLVIA GERMES

Communicerende kobaltatomen

Aan de Radboud Universiteit maakt hoogleraar Alexander Khajetorians een eerste stap naar de ontwikkeling van materialen die kunnen 'leren'. Het netwerk – bestaande uit enkele atomen – past zichzelf aan in reactie op het voltage van de omgeving. 'De verbindingen tussen de neutronen (atomen) in ons netwerk worden zelf sterker of zwakker, afhankelijk van het voltage. Andere chips die in ontwikkeling zijn, kunnen zichzelf niet aanpassen, maar moeten worden voorprogrammeerd met hulp van een externe computer.'

Bij bepaalde waarden van deze krachten valt een intern geordend systeem te creëren, zoals ferromagneten met geordende spins of ferro-elektrische materialen met geordende dipolen. Deze materialen ordenen zich volgens externe parameters, zoals een elektrisch veld of temperatuur.

Bij bepaalde waarden van deze krachten vallen deze eigenschappen weg en komt het materiaal in een chaotische of ongeordende toestand terecht', legt Noheda uit. Bij het ontslagpunt tussen geordend en chaotisch is het materiaal erg beweegbaar. 'Dat is de crux', zegt Noheda. 'Een klein duwtje die een ander kan op alles wat je nodig hebt om het materiaal te laten reageren. Dat bespaart een hoop energie. Daarnaast kunnen kleine veranderingen in de beginstoelstand het materiaal in verschillende toestanden brengen. Op die manier kunnen deze materialen de vele uiteinden van een neuron inniteren.'

Siliciumverslaard

Op het moment is het nog de vraag welke van deze materialen de basis zal vormen voor toekomstige chips. Al deze verschillende systemen hebben hun voordeelen, vindt Noheda. 'Neuromorfische chips zijn gebouwd uit atomen die informatie overdragen zijn klein. Maar ferro-elektrische materialen reageren misschien sneller.'

In Groningen maken ze chips die ze uitproberen op een testlocatie op het stationsplein van de plaats Zuidhorn (zie kader Trillen voor stroom). 'Door voor kleine elektronica allerlei verschillende chips te gebruiken die data direct verwerken, kunnen we leren welke soort chips het beste zijn voor welke proces', zegt Noheda. 'Met deze kennis kunnen we uiteindelijk op zoek naar een groot systeem voor een braincomputer.'

Het ontwikkelen van nieuwe materialen is een belangrijke stap in de zoektocht naar de nieuwe computer, voegt Noheda toe. 'Maar we moeten ook al verder denken, zoals over de integratie van deze materialen in daadwerkelijke computerchips. En vergeet ook niet de complexe wiskunde achter deze systemen en de kennis om deze systemen te trainen.'

Losse module

Niet voor alle processen zullen neuromorfische chips straks beter zijn dan het silicium alternatief. Zowel Van der Wiel als Van de Burg denkt dat er voorlopig een losse module komt die naast de huidige computer bestaat. 'Een losse module in je computer zal vol zitten met neuromorfische chips en deze zal worden gebruikt als er specifieke AI-processen plaatsvinden', voorspelt Van de Burg.

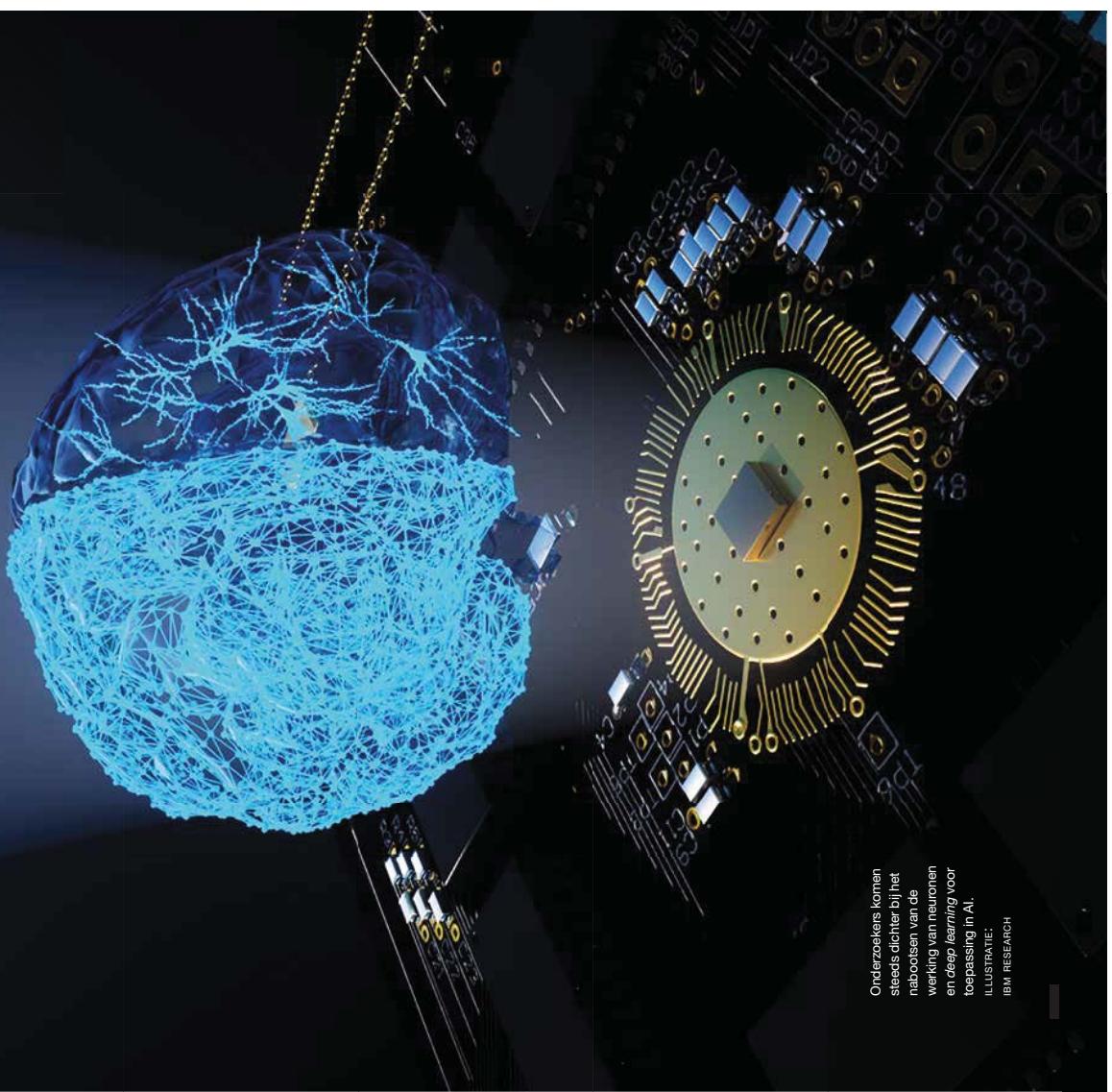
Naast het opstellen van informatie in atomen, kan het onderzoeksteam van Khajetorians de kobaltatomen ook in rasterstructuren plaatsen, zodat ze met elkaar 'communiceren' op een manier die lijkt op neuronen en synapsen in het brein. De atomen die horizontaal gerangschikt liggen, communiceren heel snel en hun gedrag lijkt op dat van neuronen. De atomen die verticaal staan opzichtig van elkaar liggen, zijn trager en doen denken aan het lerend vermogen van het brein.

Volgens Khajetorians gaat dit systeem een stap verder

dan de neuromorfische computer. Bij de opslag van informatie op de kobaltatomen worden namelijk de quantummechanische eigenschappen van de atomen gebruikt. Als ze dat compleet leren begrijpen, kunnen ze volgens de onderzoeker misschien zelfs een combinatie maken tussen een breinachtige computer en een quantum-computer: het quantumbrein.



Het QuantumBrain-onderzoeksteam: Werner van Weerdenburg, Brian Kiraly en Elize Knol (van links naar rechts).
FOTO: ALEXANDER KHAJETORIANS



Onderzoekers komen steeds dichter bij het nabootsen van de werking van neuronen en deep learning voor toepassing in AI.
ILLUSTRATIE: IBM RESEARCH